

**FORMATO
EUROPEO
PER IL
CURRICULUM
VITAE**



**INFORMAZIONI
PERSONALI**

Nome	Di CIANO Marco
Telefono	+39 080 4670 422
E-mail	m.diciano@innova.puglia.it
Nazionalità	Italiana
Anno di nascita	1968

**ESPERIENZE
LAVORATIVE**

Date	Dicembre 2008 – Presente
Nome azienda	InnovaPuglia S.p.A.
Tipo di azienda	Società in-house della Regione Puglia
Ruolo	Responsabile Servizio Ricerca e Innovazione
Principale attività	Si occupa dello sviluppo e implementazione di nuovi modelli di innovazione a supporto della programmazione strategica regionale, coordina il monitoraggio di interventi pubblici a sostegno dell'innovazione, supporta la Regione nella pianificazione dei programmi finanziati in ambito FESR, è responsabile di progetti di ricerca e cooperazione territoriale in ambito europeo e internazionale. È membro del nucleo di valutazione dei progetti pilota di ricerca in ambito ICT per conto dell'Assessorato Sviluppo Economico della Regione Puglia sulle misure del PO rivolte alle PMI. È componente di commissione gara sui bandi GUUE per progetti strategici finanziati sui fondi FESR PO 2007-2013 sui temi dell'ICT. È membro delle commissioni collaudo istituite dalla Regione per la validazione delle realizzazioni hardware e software sui progetti specifici di integrazione tecnologica.
Date	Marzo 2000 – Novembre 2008
Nome azienda	Tecnopolis CSATA
Tipo di azienda	Società Consortile a responsabilità limitata
Ruolo	Ricercatore Senior
Principale attività	Ha lavorato nella Direzione "Ricerca, Innovazione e Nuove Iniziative" come responsabile dell'Unità Operativa "Elettronica e Sistemi". A capo delle attività per la gestione tecnica e finanziaria dei progetti di ricerca nazionali e internazionali, si è occupato di promuovere e coordinare il trasferimento di tecnologie alle applicazioni industriali incentivando il coinvolgimento delle realtà imprenditoriali e degli enti di ricerca. Ha svolto attività di analisi e ricerca di partner tecnologici nazionali ed internazionali anche attraverso la promozione di Company Mission e la partecipazione a Brokerage Event con attenzione rivolta ai temi delle Tecnologie Avanzate per Circuiti Elettronici, Information and Communication Technology, le Tecnologie

Digitali per i Beni Culturali, la Mobilità e i Trasporti, la Robotica, i Sistemi di Telecomunicazione Wireless a Larga Banda, le Tecnologie Elettroniche in ambito Difesa.

Date Febbraio 1999 – Marzo 2000
Nome azienda Philips Semiconductor AG - Zurigo - Svizzera
Tipo di azienda Multinazionale
Ruolo Group Leader
Principale attività Assunto come responsabile del gruppo di progettazione nella divisione *display driver* coordinatore di progetti su attività di ricerca per nuove architetture low-voltage in applicazioni specifiche nel campo delle comunicazioni mobili. È stato referente per la progettazione e realizzazione di nuovi circuiti integrati nel campo display driver per apparati mobili.

Date Giugno 1997 – Luglio 1998
Nome azienda Università Cattolica di Leuven / IMEC
Tipo di azienda Università
Ruolo Ricercatore
Principale attività Free Researcher su attività strategiche di dottorato di ricerca presso Università cattolica di Leuven. Ha lavorato e collaborato con il Centro di Ricerca Interuniversitario IMEC vzw Leuven sui temi del "Optical Sensor and Solid State Imager". Attività e progetti di ricerca sul tema della microelettronica e le applicazioni bio-medicali.

Date Novembre 1995 – Maggio 1997
Nome azienda CNR Tor Vergata Roma – Politecnico di Bari
Tipo di azienda Ente di Ricerca
Ruolo Ricercatore
Principale attività Nell'ambito del progetto MADESS2. Gestione progetti di ricerca su temi legati ai Materiali e Dispositivi per l'Elettronica dello Stato Solido. Attenzione specifica allo studio di nuove tecniche di polarizzazione dei dispositivi elettronici per applicazioni a basso consumo di potenza.

ISTRUZIONE E FORMAZIONE

Titoli/Certificazioni

Anno 1998
Titolo/Certificazione Dottorato di Ricerca
Ente Politecnico di Bari

Anno 1995
Titolo/Certificazione Master di Specializzazione
Ente CNR Tor vergata Roma – Politecnico di Bari

Anno 1994
Titolo/Certificazione Abilitazione alla professione di Ingegnere
Ente Politecnico di Bari

Lauree

Anno 1994
Laurea Ingegneria Elettronica
Sede Politecnico di Bari
Voto 110/110 e Lode

**Istruzione
Secondaria**

Anno 1986
Diploma Maturità scientifica
Sede Liceo scientifico Galileo Galilei - Lanciano - CH

**CAPACITA' E
COMPETENZE
PERSONALI**

Madrelingua Italiano

Altre Lingue
Inglese
Capacità di lettura Eccellente
Capacità di scrittura Eccellente
Capacità di espressione orale Eccellente

Tedesco
Capacità di lettura Elementare
Capacità di scrittura Elementare
Capacità di espressione orale Elementare

**CAPACITA' E
COMPETENZE
RELAZIONALI**

Competenza Politiche di relazionamento con istituti di ricerca pubblici e privati e centri di competenza nazionali e internazionali al fine di individuare aree tematiche e competenze specifiche utili per incentivare la promozione della ricerca scientifica e il trasferimento tecnologico nelle applicazioni industriali. Cooperazione e collaborazione con la rete Enterprise Europe Network e in passato con gli "International Relay Center" IRC nei paesi membri UE per la condivisione dei dati relativi alla tipologia e alla dislocazione territoriale dei "cluster di imprese" e di centri di competenza.

**CAPACITA' E
COMPETENZE
ORGANIZZATIVE**

Competenza Attività di guida e coordinamento di partner nazionali e internazionali su progetti specifici. È stato leader di numerosi partenariati composti da istituti di ricerca e aziende private europee nell'area della ricerca scientifica e studi di mercato su progetti finanziati dai Ministeri italiani Programmi europei. Competenze nel coordinamento di attività che afferiscono ad alcune aree della pubblica amministrazione locale e della gestione di progetti strategici che prevedono il relazionamento con i vertici istituzionali di una serie di Servizi in ambito Sanitario, Protezione Civile, e-Gov, Mobilità, Turismo, etc. Affiancamento e supporto alle azioni di consultazione e partecipazione attiva degli utenti (istituzioni pubbliche e private, associazioni rappresentative di bisogni collettivi, etc.) nelle politiche di innovazione per le sfide sociali.

CAPACITA' E COMPETENZE TECNICHE

Competenze nell'area della ricerca dei sistemi e degli strumenti nei processi di trasferimento tecnologico
Conoscenza dei principali programmi di finanziamento per il supporto delle attività di ricerca e innovazione a livello nazionale ed europeo.
Specialista tecnico di sistemi trasmissivi wireless.
Conoscenza delle norme e procedure in materia di installazione di impianti radio al di sotto dei 5W
Conoscenza dei sistemi di progettazione di reti multistandard 802.11a/b/g/h, WiMAX, 3G
Conoscenza dei sistemi di localizzazione indoor e outdoor e dei protocolli di trasferimento dati
Conoscenza dei sistemi di implementazione e misura dei nuovi servizi di convergenza voce, video e dati; VoIP, Vdc, VdcIP
Conoscenza delle tecniche e dei Linguaggi di Programmazione in-system HDL, VHDL, Verilog
Competenza nel campo delle tecnologie microelettroniche in silicio
Progettista Hardware di circuiti elettronici integrati e/o riprogrammabili Competenza sui sistemi di riprogrammazione di dispositivi elettronici FPGA per applicazioni nelle telecomunicazioni.
Conoscenza di sistemi e procedure di misura per segnali analogici e digitali a bassa frequenza; oscilloscopi, analizzatori di stati logici, analizzatori di spettro.

ULTERIORI INFORMAZIONI

PRINCIPALI PUBBLICAZIONI SCIENTIFICHE

M. Di Ciano et. al.: A Social Networking Platform for Semantic Time Series Processing. iiWAS Dicembre 2014 Hanoi, Vietnam

M. Di Ciano, et. Al.: Education and Training projects of Apulian ICT LivingLab. Proceedings of Education & Modern Educational Technologies Conference Luglio 2014, Santorini, Grecia

M. Di Ciano, et. al.: Regional ICT Living Labs for Innovation in Policy Design, Regional Studies Association Conference Novembre 2013, London, UK

M. Di Ciano et al.: Emergenza sanitaria e protezione ambientale: Infrastruttura Telematica e applicazioni SIG, Conferenza Nazionale delle Associazioni Scientifiche per le Informazioni Territoriali e Ambientali, Dicembre 2009, Bari - Italia

M. Di Ciano, et al.: Dynamic partial reconfiguration for professional electronics applications: EURASIP Journal 2008

M. Di Ciano, et al.: Evaluation of dynamic partial reconfiguration in professional electronics applications. : DASIP2007 (Design and Architectures

for Signal and Image Processing) November 2007, Grenoble, France

D. Milella, M. Di Ciano, L. Tosi "LA RICONFIGURAZIONE DINAMICA NEGLI FPGA Una soluzione hardware innovativa per la gestione della riconfigurazione "Design-In Assipe (Associazione Italiana Progettisti Elettronica)- Maggio 2007

P. Manet, D. Maufroid, M. Di Ciano, e al: RECOPS: Reconfiguring Programmable Devices for Military Hardware Electronics. / DATE- Design Automation and Test in Europe, Nice Aprile 2007

A. Tauro, M. Di Ciano, C. Marzocca: An Improved Low Voltage CMOS Current Source Exploiting Positive Shunt Feedback. / IEEE- ICECS International Conference on Electronics, Circuits and Systems. Tunisia. Dicembre 2005

M. Di Ciano, C. Marzocca, A. Tauro: A Low Voltage, High Output Impedance CMOS Current Source. / IEEE-ICSE2004 Proc. 2004, Kuala Lumpur, Malaysia

F. Corsi, M. Di Ciano, C. Marzocca: DC characterization of lateral bipolar devices in standard CMOS technology: a new model for base current partitioning. / IEE Solid state electronics 43 (1999) 883-889.

M. Di Ciano e al.: Architecture of A Digital Fuzzy Power Factor Controller For Switching Power Supplies. / Wilf 19-20 Marzo 1997 e pubblicato in «New trends in Fuzzy Logic II» ed. World Scientific

M. Di Ciano e al.: Designing A Fuzzy Power Factor Controller For Switching Power Supplies Applications. / Proceeding on ESIT97 pp. 218-223. Febbraio 1997

M. Di Ciano e al.: A statistical Approach to the Parametric Fault Testing of Analogue Circuits XI Conference. / Design Of Integrated Circuits and Systems Barcelona (SP),20-22,10-1996

M. Di Ciano, R. Tangorra, C. Marzocca: Designing a Low Cost, Low Noise Programmable Gain instrumentation Amplifier. / IEEE MELECON Conference, Bari. Vol. III pp. 1263-1266. Maggio 1996

M. Di Ciano: Low Voltage and Low Power Methods: Characteristics and Specific Procedures in Analog Circuits. / CNR Tor Vergata Universita' di Roma. Dicembre 1995

INFORMAZIONI ADDIZIONALI

Iscritto all'Albo degli Ingegneri della Provincia di Bari

Consapevole delle sanzioni penali, nel caso di dichiarazioni non veritiere, di formazione o uso di atti falsi, richiamate dall'art. 76 del D.P.R.445/2000, dichiaro che quanto sopra corrisponde a verità.

Ai sensi del D. Lgs. 196/2003 dichiaro, altresì, di essere informato che i dati personali raccolti saranno trattati con liceità e correttezza, anche con strumenti informatici, esclusivamente nell'ambito del procedimento per il quale la presente dichiarazione viene resa e che al riguardo competono al sottoscritto tutti i diritti previsti all'art. 7 del medesimo D. Lgs.

.....

Firma

.....